Tên đề tài:

Thiết kế máy thu tín hiệu băng tần tiếng nói dựa trên nền tảng ARM Cortex-M4F

TÓM TẮT

TỔNG QUAN

Mục tiêu đặt ra

C1. Giới thiệu

Tín hiệu băng tần tiếng nói

Tổng quan về lọc số

Giới thiếu về ARM Cortex-M4F

C2. Các công việc liên quan (Related work)

- Op Amp sử dụng nguồn đơn

- Bộ đệm vòng Ring

- Bộ lọc số FIR

- Quản lí vfile bằng FAT32

- CMSIS?

Thiết kế

Hạn chế của bộ lọc tương tự

Hỗ trợ của FPU

CMSIS – thử nghiệm độ chính xác

Nói về việc chuyển đổi số nguyên sang số thập phân khi dùng FIR.

Kết quả